附表一（被上訴人所爲系爭專利有效性抗辯之引證資料）

引證簡稱	引證組合	內　　容	公開日期	備註
引證一	被證 1	飛利浦 SAA7135 晶片規格說明書	91 年 12 月	● 原審卷第 2 冊第 23 至 31 頁
	被證 47	PC Card Standard Release 8.1（PC Card 工業規範 8.1 版） ● Volume 2, Electrical Specification（第 2 卷電器規格） ● Volume 9, Guidelines（第 9 卷指導方針）	91 年 12 月	● 原審卷第 5 冊第 48 至 57 頁 ● 被上訴人所提之中文摘譯見本院卷第 1 冊第 142 至 148 頁 ● 上訴人對被上訴人所提中文摘譯之意見見本院卷第 1 冊第 281 至 288 頁 ● 上訴人主張此係被上訴人依原審法院建議順序而為主張，對上訴人顯失公平，且違反適時提出原則、辯論主義及兩造訴訟平等維護原則
	被證 48	● PC Card Standard Release 8.1（PC Card 工業規範 8.1 版） 　● Volume 1, Overview and Glossary（第 1 卷概說與用語） 　● Volume 2, Electrical Specification(第 2 卷電器規格）之 REVISION HISTORY 　● Volume 10.2-10.2.3 ● Express Card Standard Release 1.0（Express Card 工業規範 1.0 版）	92 年 11 月	● 原審卷第 5 冊第 59 至 68 頁 ● 被上訴人所提之中文摘譯見本院卷第 1 冊第 149 至 150 頁 ● 上訴人對被上訴人所提中文摘譯之意見見本院卷第 1 冊第 289 至 290 頁 ● 上訴人主張此係被上訴人依原審法院建議順序而為主張，對上訴人顯失公平，且違反適時提出原則、辯論主義及兩造訴訟平等維護原則
引證二	被證 1	飛利浦 SAA7135 晶片規格說明書	91 年 12 月	● 原審卷第 2 卷第 23 至 31 頁
	被上證 1	PCI　Mobile Design Guide	83 年	● 本院卷第 1 冊第 67 至 73 頁 ● 上訴人主張被上訴人於二審始提出，應有失權效。

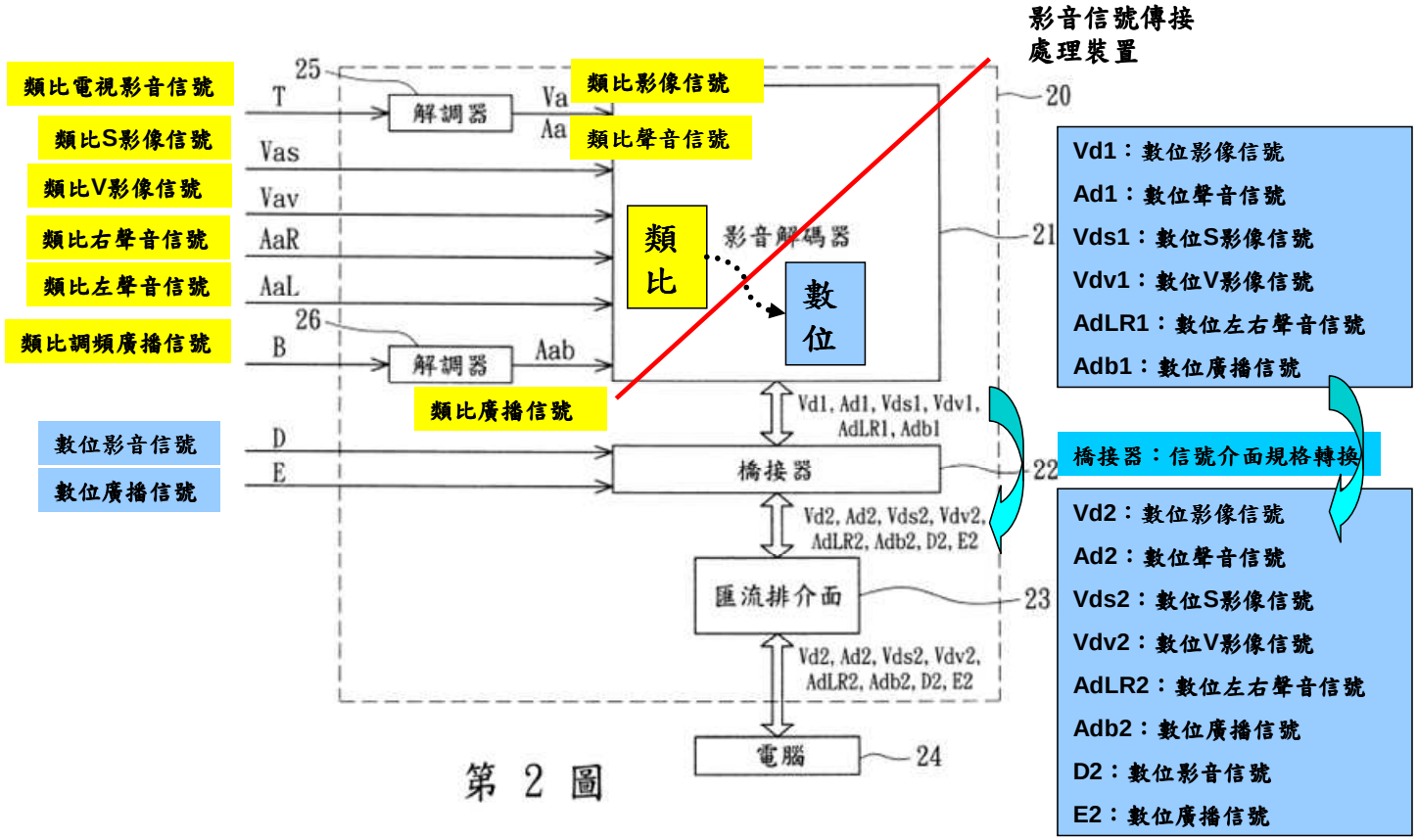
附表二（系爭專利舉發案之舉發證據及其組合）

簡稱	舉發案號	行政判決案號	引證組合
N01	093103998N01「舉發不成立」	智慧財產法院 98 年度行專訴字第 1 號行政判決（本院卷第 1 冊第 72 至 161 頁）	1. Philips 公司於 2001 年 8 月發表的 Europa 設計之技術資料（N01 舉發案行政訴訟之原證一） 2. 登昌恆興業股份有限公司 UPT133MuchTV 高畫質電視錄放卡之使用手冊（N01 舉發案行政訴訟之原證二） 3. Philips 公司於 1998 年 3 月 10 日發表的 DPC7146NetLook 視訊會議開發套件之技術資料（N01 舉發案行政訴訟之原證三） 4. 美國專利公告第 20020059481 號之「多媒體專用處理器之方法及其裝置」發明專利（N01 舉發案行政訴訟之原證四） 5. Philips 公司於 2001 年 8 月發表的 Europa 設計之技術資料、美國專利公告第 20020059481 號之「多媒體專用處理器之方法及其裝置」發明專利（N01 舉發案行政訴訟之原證一、原證四之組合） 6. Philips 公司於 1998 年 3 月 10 日發表的 DPC7146NetLook 視訊會議開發套件之技術資料、美國專利公告第 20020059481 號之「多媒體專用處理器之方法及其裝置」發明專利（N01 舉發案行政訴訟之原證三、原證四之組合）
N02	093103998N02「舉發不成立」（原審卷第 3 冊第 171 至 176 頁）	（無行政訴訟）	1. 92 年 1 月 1 日公告之第 88121637 號「用於筆記型電腦之類比/數位轉換裝置」發明專利、第 87212778 號「可令筆記型電腦接收視頻訊號之電路裝置」專利、第 92214726 號「電視擷取卡」專利（N02 舉發案之舉發證據 2、5、8） 2. 2003 年 6 月飛利浦公司之「TDA827X Silcon Tuner Family」矽調諧器家族）之晶片資料、SAA7135 晶片資料、Philips SAA7133HL 晶片（N02 舉發案之舉發證據 3、6、7） 3. 第 92214726 號「電視擷取卡」專利、「力泓科技股份有限公司」之存證信函、出貨單、產品規格書（N02 舉發案之舉發證據 8、10、11、12）

簡稱	舉發案號	行政判決案號	引證組合
N03	093103998N03「舉發不成立」（原審卷第 3 冊第 177 至 180 頁）	臺北高等行政法院 97 年訴字第 1333 號行政判決（見原審卷第 4 冊第 59 至 85 頁）	1.92 年 1 月 1 日公告之第 88121637 號「用於筆記型電腦之類比/數位轉換裝置」發明專利（N03 舉發案之舉發證據附件 2） 2. 92 年 1 月 1 日公告之第 88121637 號「用於筆記型電腦之類比/數位轉換裝置」發明專利、飛利浦公司 SAA7146 晶片資料資料公證影本、國立臺灣科技大學（研發建字 2854 號、資工建字 0046 號、命題二）技術比對報告節錄影本鑑定報告（N03 舉發案之舉發證據附件 2、訴願及行政訴訟階段始提出之原證 9、14 之組合）
N04	093103998N04「舉發不成立」（原審卷第 3 冊第 181 至 184 頁）	（無行政訴訟）	1. 2003 年「TEXA INSTRUMENTS」上之產品公告「TMS320DRE310 Eureka DAB Digital Radio Solution」（N04 舉發案之舉發證據 2） 2. 2001 年「TEXA INSTRUMENTS」上之產品摘要「TMS320DRE310 Eureka DAB Digital Radio Solution」（N04 舉發案之舉發證據 3）
N05	093103998N05「舉發不成立」（原審卷第 2 冊第 185 至 188 頁）	臺北高等行政法院 97 年訴字第 1309 號行政判決（見原審卷第 4 冊第 246 至 259 頁）	1. Philips 公司於 2001 年 8 月發表有關 Europa SAA7134 晶片產品之技術資料（N05 舉發案之舉發證據 2） 2. Conexant 半導體公司於 2001 年 8 月發表有關編號 CX23880/CX23881 之 IC 晶片產品之技術資料（N05 舉發案之舉發證據 3） 3. 2003 年 10 月 16 日公開之美國第 2003/0192950A1 號「PDA TELEVISION MODULE」專利（N05 舉發案之舉發證據 4） 4. 登昌恆興業股份有限公司 2003 年 7 月 1 日出版之 UPMOST UPT133 Much TV 高畫質電視錄放卡（內含 Philips 公司之 SAA7133HL 晶片）（N05 舉發案之舉發證據 5）

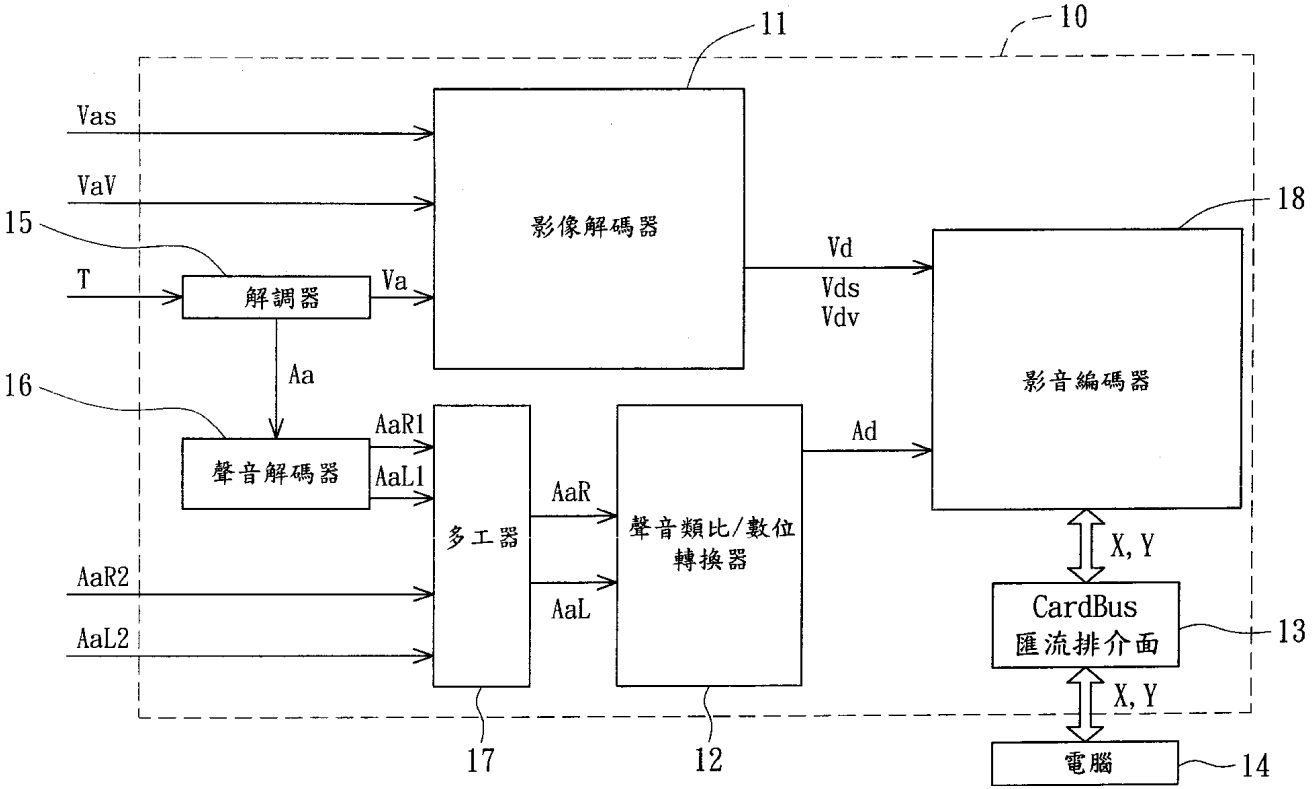
簡稱	舉發案號	行政判決案號	引證組合
N06	093103998N06「舉發不成立」（原審卷第 3 冊第 344 至 349 頁）	智慧財產法院 98 年度行專訴字第 41 號行政判決（見本院卷第 2 冊第 133 至 142 頁）	1. 飛利浦（Philips）公司 2002 年 12 月之 SAA7135 晶片產品說明書公證書（N06 舉發案之證據 2） 2. 飛利浦（Philips）公司 2002 年 12 月之 SAA7135 晶片產品說明書公證書（N06 舉發案之證據 2）、CardBus 匯流排介面規格相關資料及 PC Card 匯流排介面工業規格說明書摘要(N06 舉發案之附件 4,即微軟公司 2000 年 4 月 25 日之發行之「PC Card and Card bus Multifunction Devices and Windows Compatibility」）之組合 （N06 舉發案於提起舉發之初，舉發人提出之附件 1 至 3、5 至 16 為證據 2、附件 4 之補充資料）
N07	093103998N07「舉發不成立」（原審卷第 3 冊第 350 至 355 頁）	智慧財產法院 98 年度行專訴字第 32 號行政判決（見本院卷第 1 冊第 28 至 42 頁）	1. 飛利浦（Philips）公司 2002 年 12 月之 SAA7135 晶片技術文件之電路方塊圖（N07 案之證據 3） 2. 飛利浦（Philips）公司 2002 年 12 月之 SAA7135 晶片技術文件之電路方塊圖（N07 舉發案之證據 3），及微軟公司 2000 年 4 月 25 日之「PC CARD and Cardbus Multifunction Devices and Window Compatibility」（N07 舉發案之證據 5）之組合 （於行政訴訟時提出證據 3、5 之組合之新證據，至原舉發證據 1、2、4，於行政訴訟時不再主張）
N08	093103998N08 (尚未審定)	（無）	N08 舉發案之證據 6 雖與本件被證 1 相同，惟兩案之證據組合及所主張之理由並不相同（本院卷第 2 冊第 211 至 212 頁之參加人 99 年 6 月 9 日函）
N09	093103998N09 (尚未審定)	（無）	本件之引證證據與系爭專利 N09 舉發案之引證證據不同（本院卷第 2 冊第 211 至 212 頁之參加人 99 年 6 月 9 日函）

附圖1（系爭專利圖式第2圖）



第 2 圖

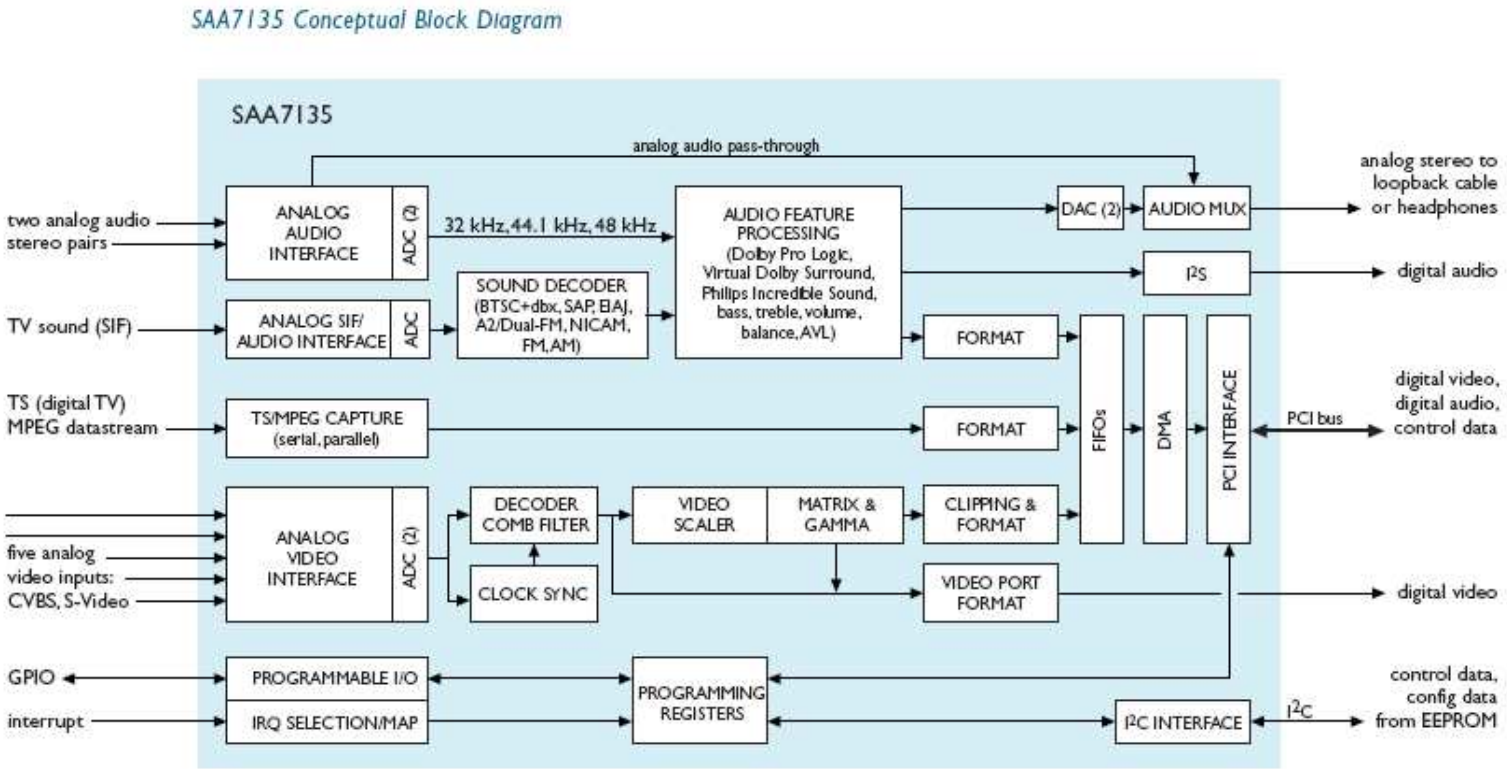
附圖 2（系爭專利圖式第 1 圖）



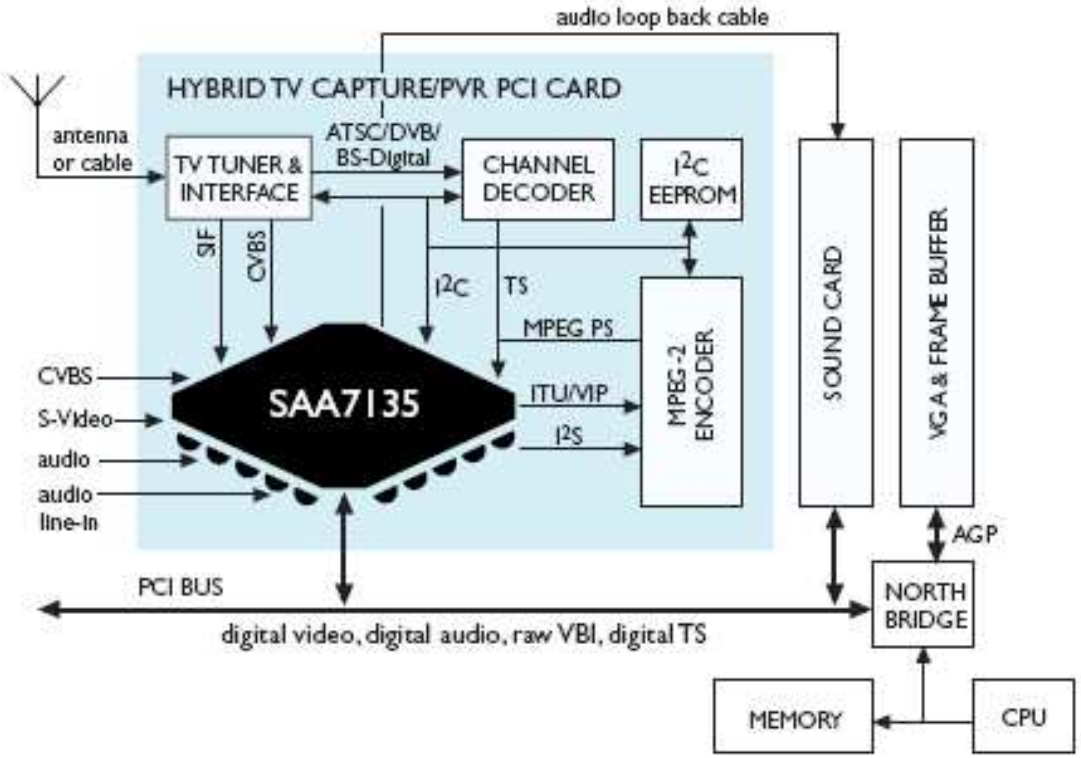
第 1 圖

附圖 3（被證 1 圖式）

【功能方塊圖】



【應用組態圖】


audio loop back cable
HYBRID TV CAPTURE/PVR PCI CARD
antenna or cable
TV TUNER & INTERFACE
ATSC/DVB/ BS-Digital
CHANNEL DECODER
I2C EEPROM
SIF
CVBS
I2C
TS
MPEG PS
MPEG-2 ENCODER
SAA7135
CVBS
S-Video
audio
audio line-in
ITU/VIP
I2S
SOUND CARD
VGA & FRAME BUFFER
AGP
NORTH BRIDGE
PCI BUS
digital video, digital audio, raw VBI, digital TS
MEMORY
CPU