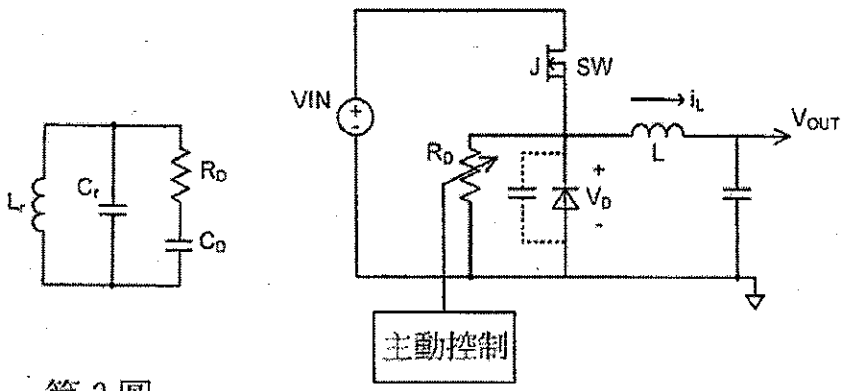
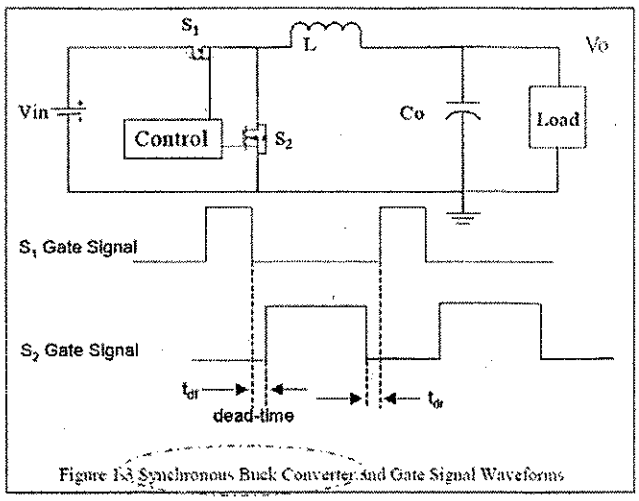
附表一：系爭專利主要圖式



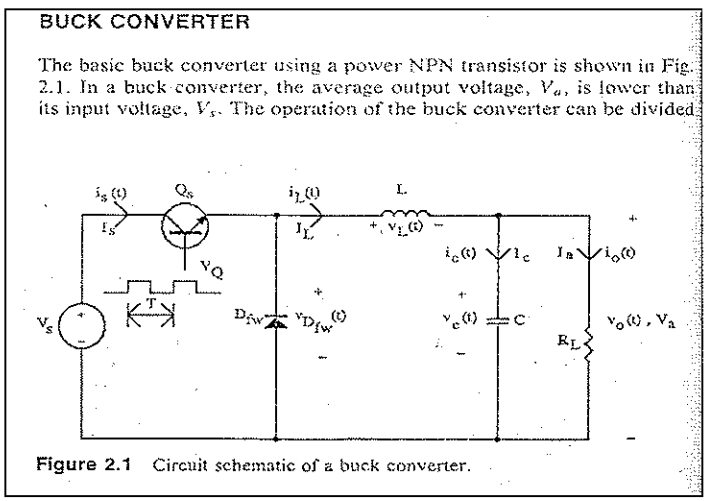
第 3 圖

第 4 圖

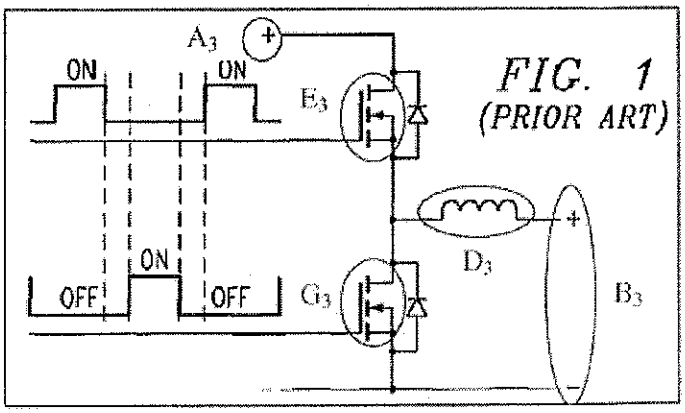
附表二：引證 1 主要圖式



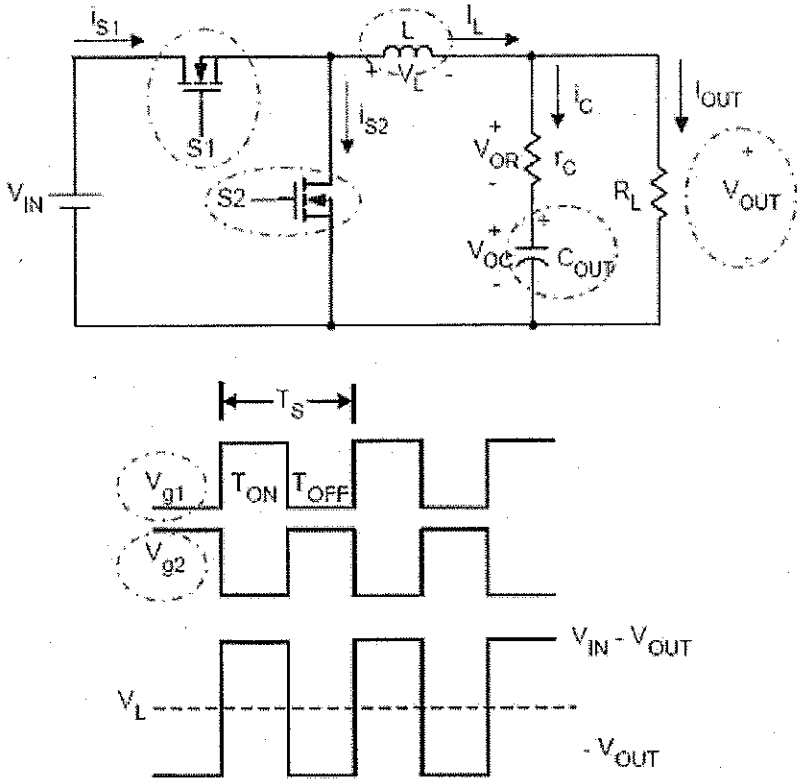
附表三：引證 2 主要圖式



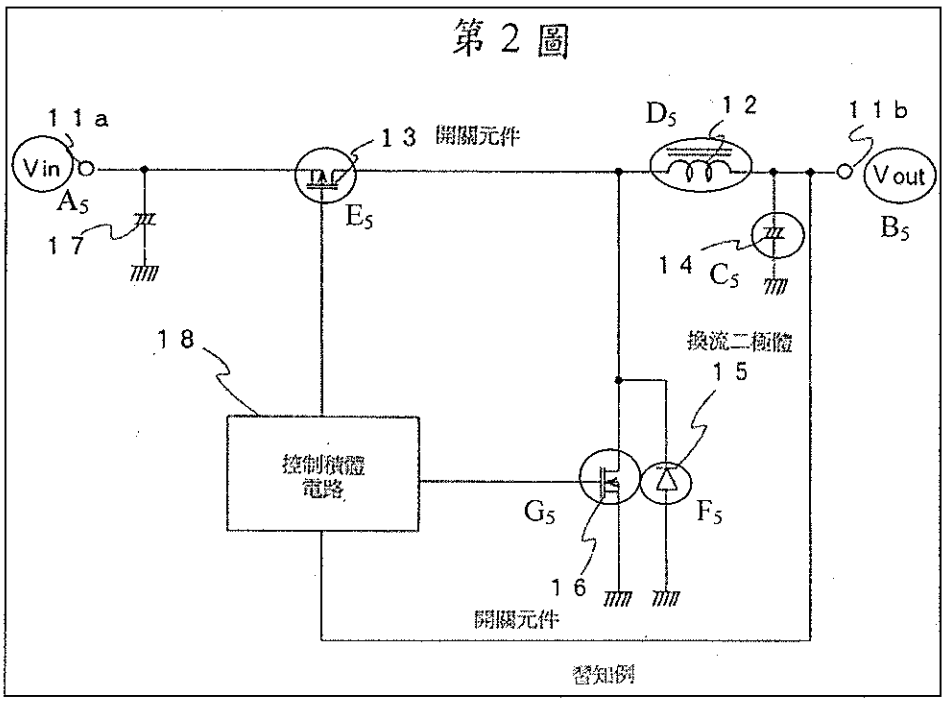
附表四：引證 3 主要圖式



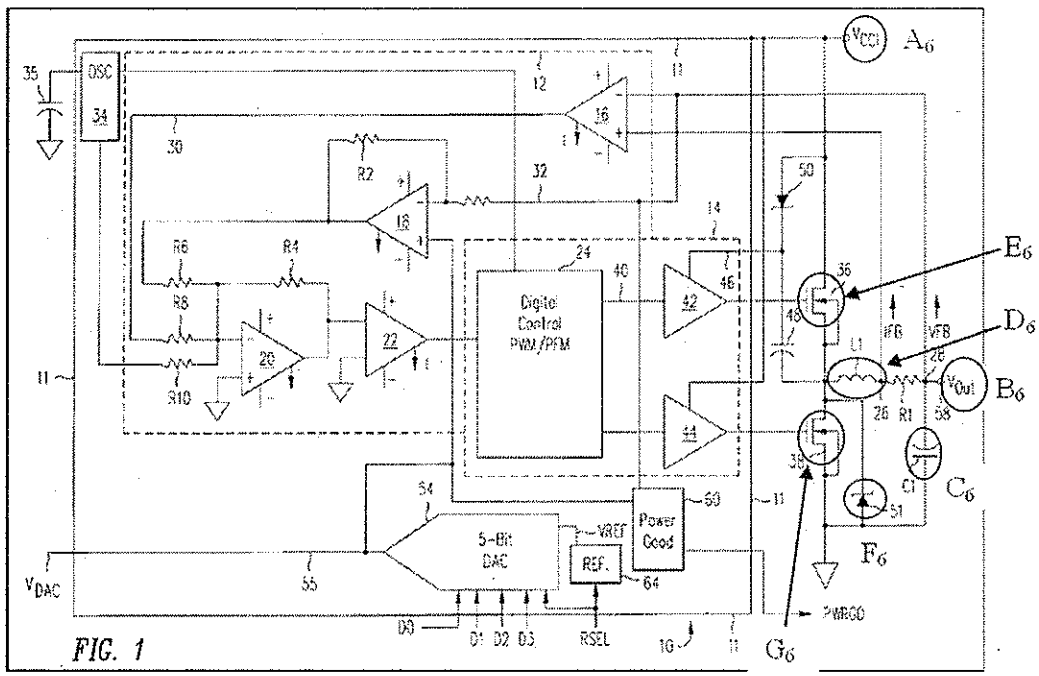
附表五：引證 4 主要圖式



附表六：引證五主要圖式



附表七：引證 6 主要圖式



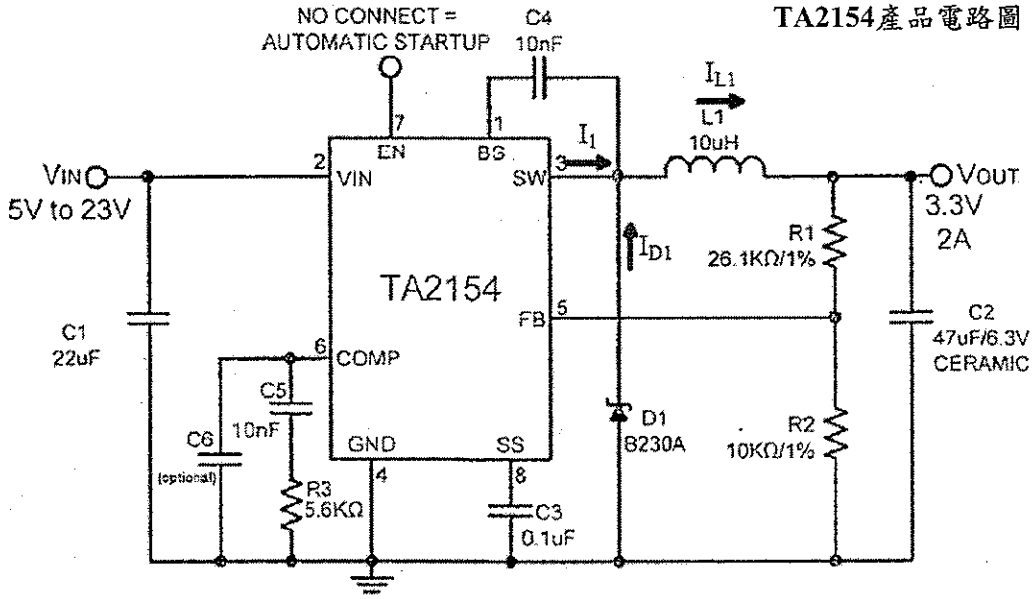
附表八：

系爭專利申請專利範圍第1項與規格書比對分析表

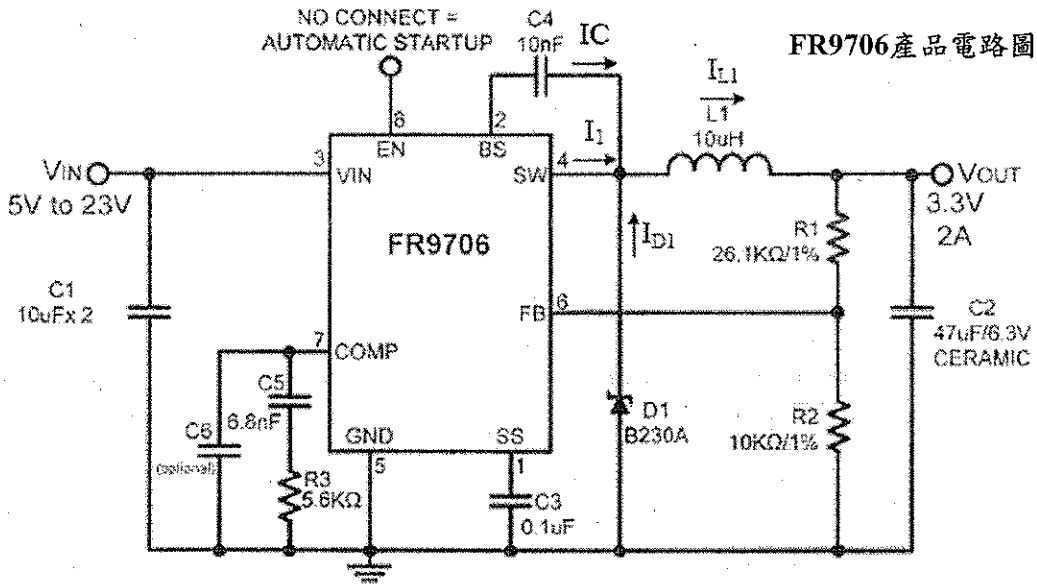
系爭專利申請專利範圍第1項		規格書		
要件編號	技術特徵	TA2154	FR9706	FP6340
1	一種使用一主動控制阻尼裝置以壓縮因寄生元件所造成電路雜訊及振鈴之切換模式電源供應器	被控侵權物係使用一主動控制阻尼裝置以壓縮因寄生元件所造成電路雜訊及振鈴之切換模式電源供應器	被控侵權物係使用一主動控制阻尼裝置以壓縮因寄生元件所造成電路雜訊及振鈴之切換模式電源供應器	被控侵權物係使用一主動控制阻尼裝置以壓縮因寄生元件所造成電路雜訊及振鈴之切換模式電源供應器
2	一第一及一第二輸入電壓埠，用於將一輸入電壓連接至該切換模式電源供應器	TA2154 第2接腳 VIN 及第4接腳 GND 做為第一及第二輸入電壓（規格書第3頁圖1）	FR9706 第2接腳 V_{IN} 及第4接腳 GND 做為第一及第二輸入電壓（規格書第3頁圖1）	FP6340 第2接腳 V_{IN} 及第4接腳 GND 做為第一及第二輸入電壓（規格書第2頁圖2）
3	一第一及一第二輸出電壓埠，用於將一負載連接至該切換模式電源供應器之一調節輸出電壓	TA2154 之 V_{OUT} 埠及第4接腳 GND 做為第一及第二輸出電壓（規格書第3頁圖1）	FR9706 之 V_{OUT} 埠及第4接腳 GND 做為第一及第二輸出電壓（規格書第3頁圖1）	FP6340 之 V_{OUT} 埠及第4接腳 GND 做為第一及第二輸出電壓（規格書第2頁圖2）
4	一輸出電容器係連接於該第一及第二輸出電壓埠之間	TA2154 之 V_{OUT} 埠與 GND 之間連接電容器 C2，且做為一輸出電容器（規格書第4頁圖2）	FR9706 之 V_{OUT} 埠與 GND 之間連接電容器 C2，且做為一輸出電容器（規格書第4頁圖2）	FP6340 之 V_{OUT} 埠與 GND 之間連接電容器 C2，且做為一輸出電容器（規格書第2頁圖2）
5	一輸出電感器，其中該輸出電感器的一第二側係連接至該第一輸出電壓埠	TA2154 之 V_{OUT} 埠與內置高部位開關 High-Side MOSFET 的第二側之間連接電感器 L1，且做為一輸出電感器（規格書第4頁圖2）	FR9706 之 V_{OUT} 埠與內置高部位開關 High-Side MOSFET 的第二側之間連接電感器 L1，且做為一輸出電感器（規格書第4頁圖2）	FP6340 之 V_{OUT} 埠與內置高部位開關 High-Side MOSFET 的第二側之間連接電感器 L1，且做為一輸出電感器（規格書第3頁圖3）
6	一開關 SW，從一第一側連接至該第一輸入電壓埠，且從一第二側連接至該輸出電感器之一第一側	TA2154 內置高部位開關 High-Side MOSFET 做為開關 SW（規格書第3頁圖1）	FR9706 內置高部位開關 High-Side MOSFET 做為開關 SW（規格書第3頁圖1）	FP6340 內置高部位開關 High-Side MOSFET 做為開關 SW（規格書第3頁圖3）
7	一整流器，從一第一側連接至該開關 SW 之第二側，且從一第二側連接至該第二輸入電壓埠 及該第二輸出電壓埠	TA2154 接腳 FB 側有接 D1 整流器（規格書第4頁圖2）	FR9706 接腳 FB 側有接 D1 整流器（規格書第4頁圖2）	FP6340 接腳 FB 側有接 D1 整流器（規格書第2頁圖2）
8	一可控制電阻器，連接於該開關 SW 之第一及第二側之間或該整流器之第一及第二側之間	按 TA2154 規格書第2頁電子特性表列 Low-Side MOSFET $R_{DS(ON)}$之電阻值為一定值 10Ω（規格書第2頁特性表）	按 FR9706 規格書第2頁電子特性表列 Low-Side MOSFET $R_{DS(ON)}$之電阻值為一定值 10Ω（規格書第2頁特性表）	按 FP6340 規格書第4頁電子特性表列 Low-Side MOSFET $R_{DS(ON)}$之電阻值為一定值 10Ω（規格書第4頁特性表）

附表九：TA2154、FR9706 以及 FP6340 產品規格書電路圖

TA2154產品電路圖



FR9706產品電路圖



FP6340產品電路圖

