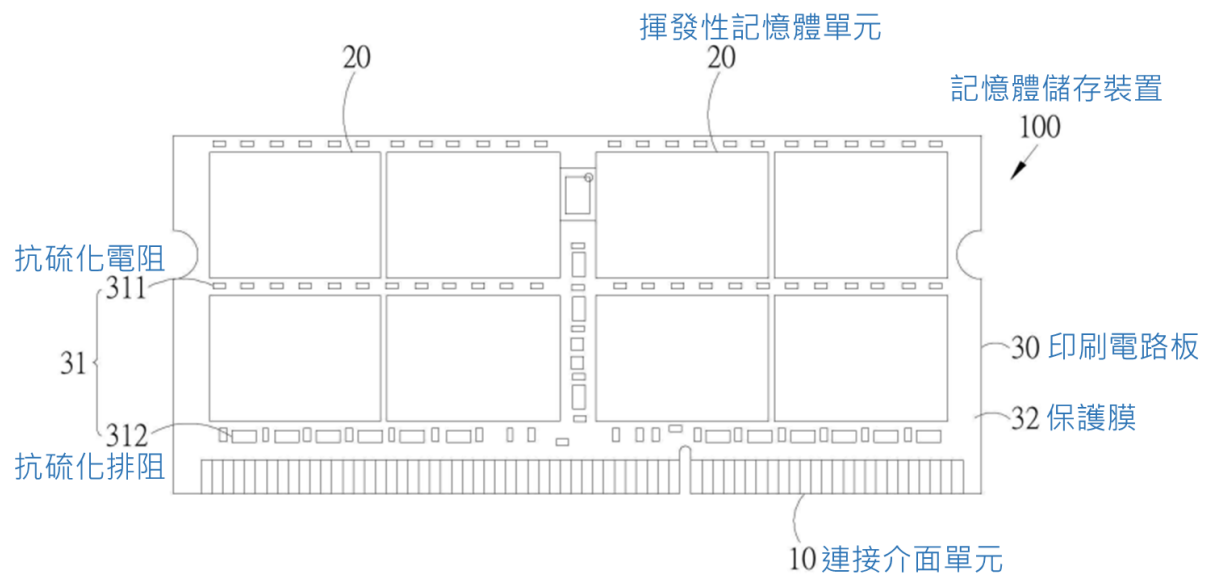
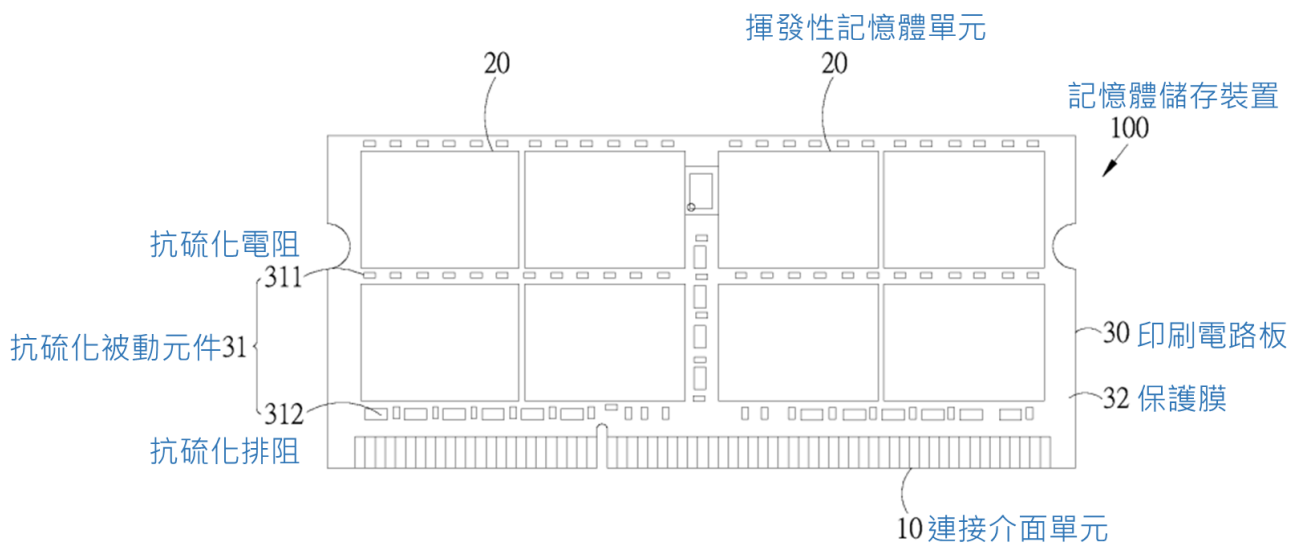


附圖一：系爭專利圖式

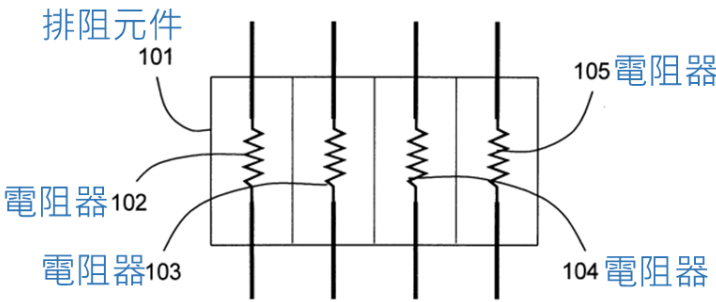


第2圖 抗硫化之記憶體儲存裝置之前視圖

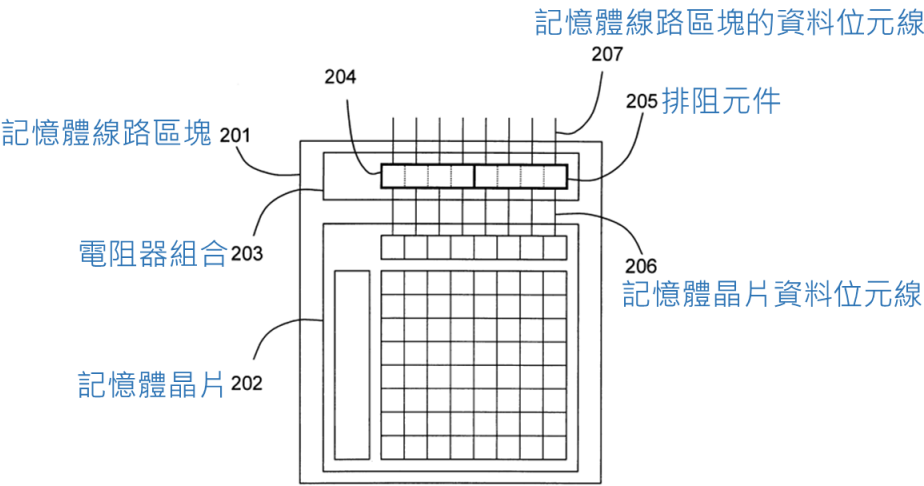


第3圖 抗硫化之記憶體儲存裝置之後視圖

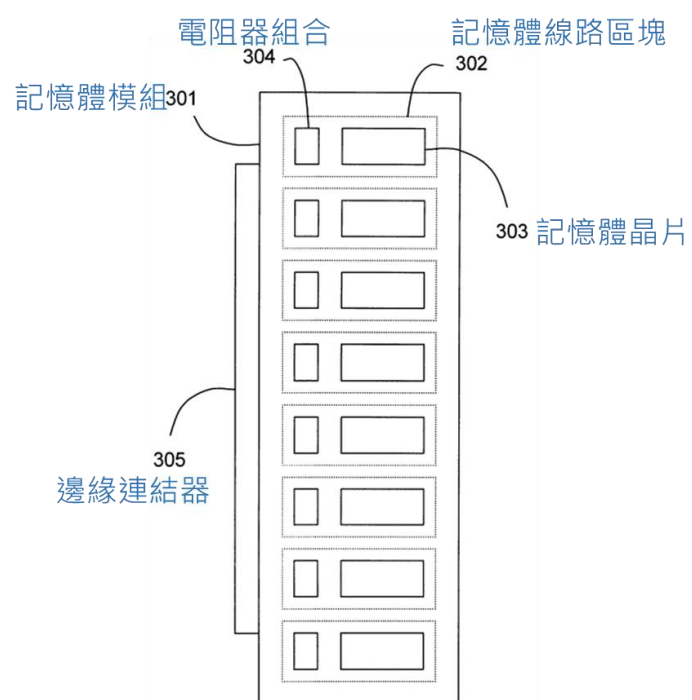
附圖二：證據 1 圖式



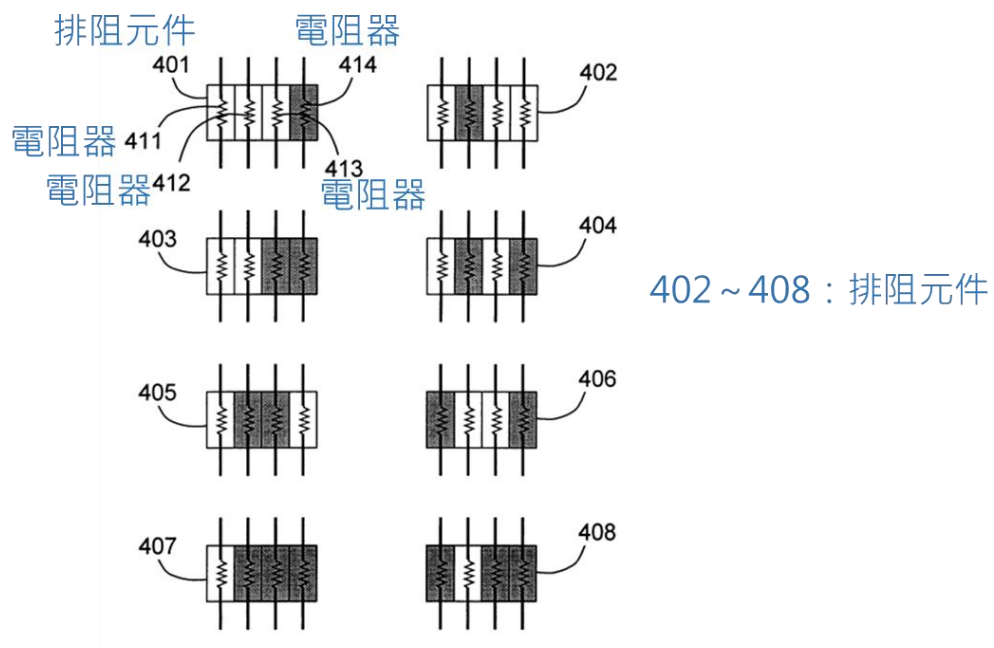
第1圖 一般排阻的結構圖



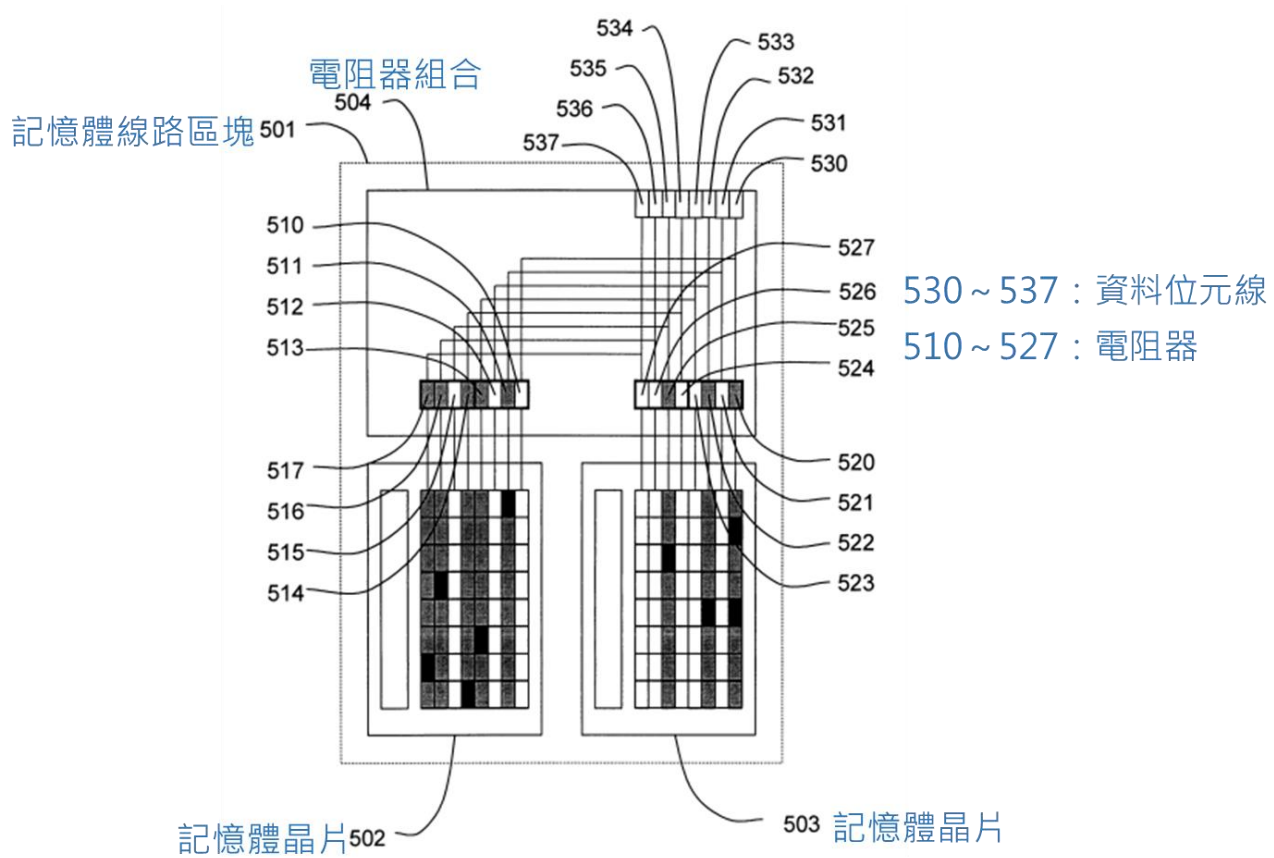
第2圖 一般記憶體線路區塊的結構圖



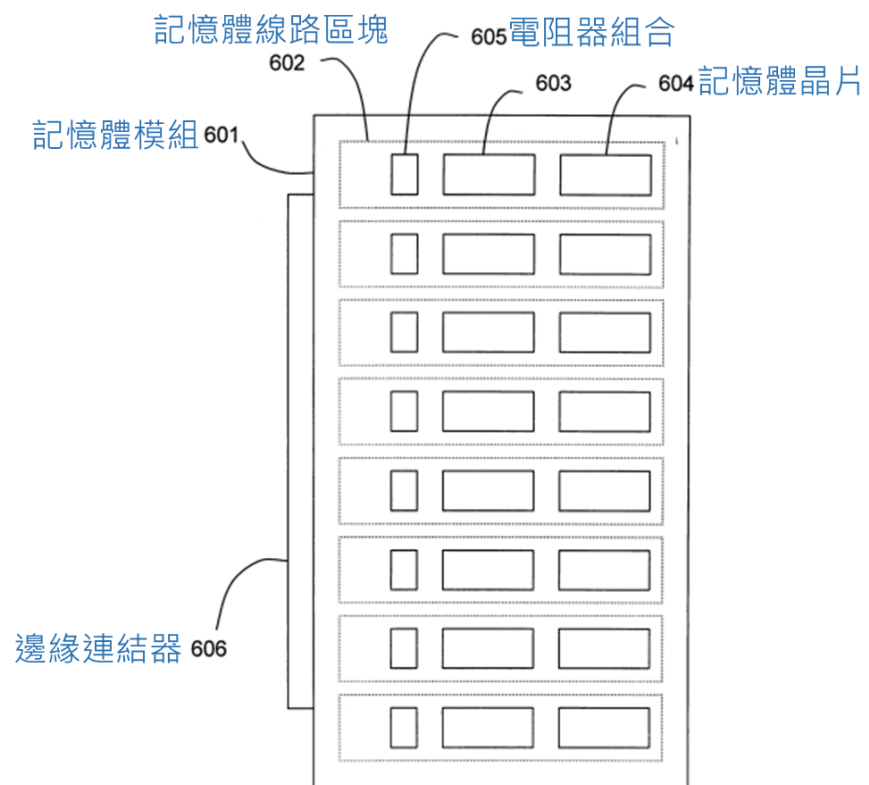
第3圖 抗硫化之記憶體儲存裝置之後視圖



第4圖 多電阻值排阻結構圖

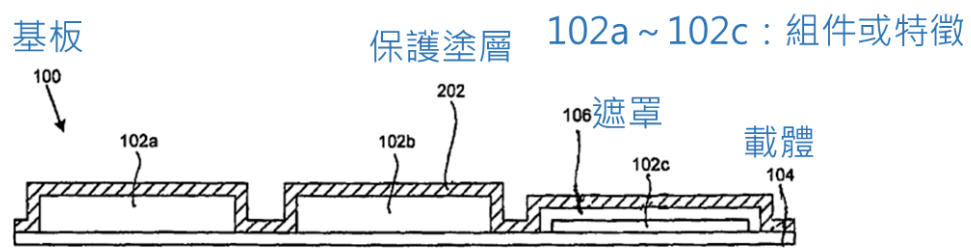


第5圖 記憶體線路結構圖



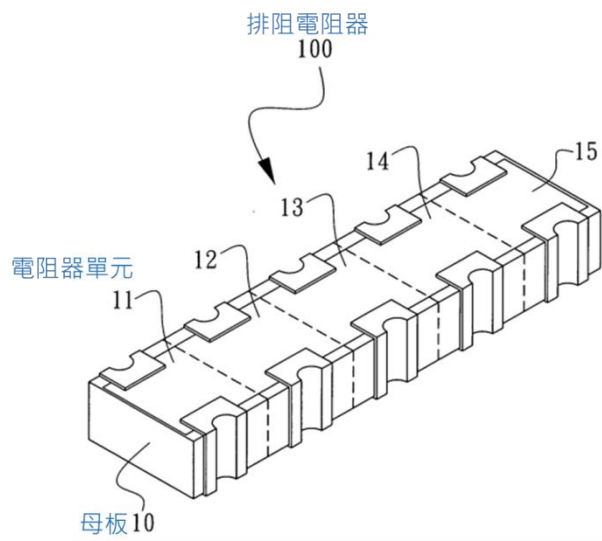
第6圖 記憶體模組結構圖

附圖三：證據 2 圖式

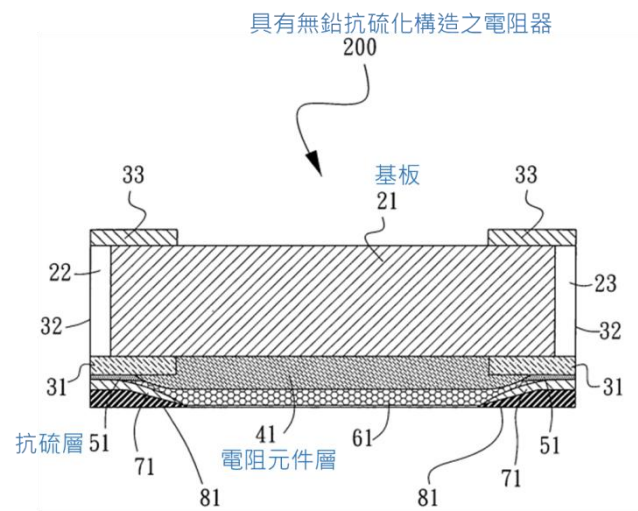


第2A圖 已塗覆保護塗層之基板

附圖四：證據 3 圖式



第1圖 排阻之無鉛抗硫化構造的立體外觀圖



第2圖 無鉛抗硫化構造之電阻器的剖面示意圖